

**БЕЛОРУССКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ**

**УТВЕРЖДАЮ**

Проректор по учебной работе и  
образовательным инновациям

О.Г. Прохоренко

«05» декабря 2023 г.

Регистрационный № УД – 12288/уч.

**ОСНОВЫ МИКРОПРОЦЕССОРНОЙ ТЕХНИКИ**

Учебная программа учреждения высшего образования  
по учебной дисциплине для специальности:

**1 - 31 03 01                    Математика (по направлениям)**

Направление специальности:

**1 - 31 03 01 - 04            Математика (научно-конструкторская  
деятельность)**

2023 г.

Учебная программа составлена на основе ОСВО 1-31 03 01-2021, типового учебного плана № G31-1-011/пр-тип. от 31.03.2021 и учебного плана № G31-1-018/уч. от 25.05.2021.

**СОСТАВИТЕЛЬ:**

С.Е. Бухтояров, доцент кафедры математической кибернетики Белорусского государственного университета, кандидат физико-математических наук, доцент.

**РЕЦЕНЗЕНТЫ:**

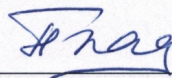
М.И. Вашкевич, доцент кафедры электронных вычислительных средств Белорусского государственного университета информатики и радиоэлектроники, доктор технических наук, доцент.

**РЕКОМЕНДОВАНА К УТВЕРЖДЕНИЮ:**

Кафедрой математической кибернетики БГУ  
(протокол № 4 от 24.11.2023);

Научно-методическим советом БГУ  
(протокол № 3 от 30.11.2023)

Заведующий кафедрой  
математической кибернетики



А.Л. Гладков

## ПОЯСНИТЕЛЬНАЯ ЗАПИСКА

Создание фирмой Intel первого микропроцессора в 1971 году положило начало эпохе всеобщей компьютеризации. За чуть более чем четвертьвековую историю микропроцессоры прошли поистине гигантский путь. Первый чип Intel 4004 работал на частоте 750 кГц, содержал 2300 транзисторов и стоил около \$200. Производительность его оценивалась в 60 тыс. операций в секунду. На сегодняшний день тактовая частота процессоров превысила 2 ГГц, количество транзисторов более 100 млн, пиковая производительность более 10 млрд операций в секунду.

В современных микропроцессорах воплощены самые передовые достижения научной и инженерной мысли. В условиях, свойственных данной отрасли производства, жесткой конкуренции и огромных капиталовложений выпуск каждой новой модели микропроцессора, так или иначе, связан с очередным научным, конструкторским, технологическим прорывом, хотя, в силу большой внутренней сложности, внутри одного семейства разработчики, по возможности, стараются использовать унифицированные наработанные решения и сохранять программную совместимость моделей.

Изучение такой интенсивно развивающейся и наукоемкой предметной области, как микроэлектроника и микропроцессорная техника, в частности, — задача весьма интересная и сложная, требующая постоянного совершенствования и пополнения получаемых знаний и знакомства со смежными научно-техническими областями. Для эффективного решения прикладных задач любой современный специалист, профессионально связанный с вычислительной техникой, должен иметь адекватное представление о состоянии и перспективах развития элементной базы.

В рамках дисциплины излагаются основные идеи, концепции и направления, определяющие развитие современных микроэлектронных технологий.

### **Цели и задачи учебной дисциплины**

**Целью** дисциплины «Основы микропроцессорной техники» является изучение принципов организации современных компьютерных систем на всех уровнях, включая: уровень микрокоманд, системы команд, уровень архитектурной поддержки механизмов операционных систем.

**Развивающей целью** является дальнейшее формирование у студентов навыков математического, конструкторского и программистского мышления.

**Воспитательной целью** является формирование у студентов стремления к дальнейшему получению знаний в области электроники и вычислительной техники и их использованию в прикладных задачах.

**Основными задачами**, решаемыми в рамках изучения дисциплины «Основы микропроцессорной техники», являются

- изучение принципов работы микроконтроллеров (МК), микропроцессоров и систем на их основе;

- приобретение навыков низкоуровневого программирования на ассемблере.

**Место учебной дисциплины** в системе подготовки специалиста с высшим образованием: учебная дисциплина относится к **циклу** дисциплин специализации компонента учреждения высшего образования.

**Связи с другими учебными дисциплинами.**

Изложение дисциплины базируется на знаниях, полученных студентами при изучении таких дисциплин как «Теория электрических цепей и сигналов», «Схемотехника», «Прикладная теория автоматов». В свою очередь знания, полученные при ее изучении, используются при последующем освоении дисциплины «Системотехника аппаратно-программных систем».

**Требования к компетенциям**

Освоение учебной дисциплины «Основы микропроцессорной техники» должно обеспечить формирование следующих **специализированных компетенций**:

СК – 2. Использовать специализированные средства проектирования для описания на языках высокого уровня, верификации и разработки управляющих программ аппаратно-программных систем;

СК – 3. Разрабатывать аппаратно-программные системы для анализа и обработки цифровых и аналоговых сигналов.

В результате изучения дисциплины обучаемый должен:

**знать:**

- архитектуру микроконтроллеров и микропроцессоров;
- систему команд микроконтроллера 8051;
- организацию шин в вычислительных системах;
- аппаратную организацию памяти;

**уметь:**

- разрабатывать программы на ассемблере;
- организовывать взаимодействие МК с внешними устройствами;

**владеть:**

- навыками программирования микроконтроллера 8051.

**Структура учебной дисциплины**

Учебная программа по дисциплине «Основы микропроцессорной техники» предназначена для студентов очной формы получения высшего образования по специальности 1-31 03 01 Математика (по направлениям), направление специальности 1-31 03 01-04 Математика (научно-конструкторская деятельность).

Дисциплина изучается в 6-м семестре. Всего на изучение учебной дисциплины «Основы микропроцессорной техники» отведено 108 часов, из них 68 аудиторных часов, в том числе: лекции – 34 часа, лабораторные занятия - 28 часов, управляемая самостоятельная работа - 6 часов.

Трудоемкость учебной дисциплины составляет 3 зачетных единицы.

Форма текущей аттестации – зачет.

# СОДЕРЖАНИЕ УЧЕБНОГО МАТЕРИАЛА

## Раздел 1. Введение

**Тема 1.1.** Становление и эволюция вычислительной техники

## Раздел 2. Организация вычислительных систем

**Тема 2.1.** Архитектура системы команд.

Классификация архитектур системы команд. Типы и форматы операндов. Типы команд. Форматы команд.

**Тема 2.2.** Функциональная организация фон-неймановской ВМ.

Функциональная схема фон-неймановской вычислительной машины. Микрооперации и микрокоманды. Цикл команды.

**Тема 2.3.** Организация шин.

Типы шин. Иерархия шин. Физическая реализация шин. Выделенные и мультиплексируемые шины. Арбитраж шин. Синхронный и асинхронный протоколы шин. Методы повышения эффективности шин.

## Раздел 3. Архитектура микроконтроллера МК51

**Тема 3.1.** Структурная схема МК51.

Выводы микросхемы; порты ввода-вывода; АЛУ: регистр временного хранения, регистр аккумулятора, аккумулятор, регистр В, регистр состояния программы PSW; счетчик команд, регистр счетчика команд, регистр указателя данных DPTR, буфер СК, схема инкремента, регистр адреса памяти; блок управления: устройство выработки временных интервалов, логика ввода-вывода, регистр команд, регистр управления потреблением, дешифратор команд, ПЛМ и логика управления ЭВМ; память данных; память программ; шина данных; шина адреса.

**Тема 3.2.** Организация памяти.

Память программ; память данных; младшие адреса ПП; внутреннее ОЗУ; регистры специальных функций; банки регистров; указатели банка рабочих регистров RS0 и RS1; прямо адресуемые биты.

**Тема 3.3.** Система команд.

Арифметические команды; логические команды с байтовыми переменными; команды передачи данных; команды битового процессора; команды ветвления программ и передачи управления ОМЭВМ; способы адресации операндов; способы адресации операндов: регистровая адресация, прямая адресация, косвенно-регистровая адресация, непосредственная адресация, косвенная адресация по сумме базового и индексного регистра.

#### **Тема 3.4. Порты МК51.**

Направление ввода-вывода; адреса портов при байтовой и битовой адресации; структура разряда портов P0-P3; чтение и запись из порта; альтернативные функции выводов порта P3.

#### **Тема 3.5. Блок таймеров/счетчиков.**

Таймеры/счетчики TC0, TC1; регистры TCON, TMOD и их биты; режимы работы TC.

#### **Тема 3.6. Система прерываний.**

Источники прерываний; приоритет прерываний; начальный адрес процедуры обработки прерываний; вектор прерываний; алгоритм обработки прерываний; команда RETI.

#### **Тема 3.7. Последовательный порт.**

Запись и чтение в/из порта, режимы работы порта, скорость работы порта.

## УЧЕБНО-МЕТОДИЧЕСКАЯ КАРТА УЧЕБНОЙ ДИСЦИПЛИНЫ

Очная форма получения высшего образования с применением дистанционных образовательных технологий (ДОТ)

Номер раздела, темы	Название раздела, темы	Количество аудиторных часов					Количество часов УСС	Литература	Форма контроля знаний
		Лекции	Практические занятия	Семинарские занятия	Лабораторные занятия	Иное			
1	2	3	4	5	6	7	8	9	
<b>1</b>	<b>Введение</b>	<b>2</b>							
1.1	Становление и эволюция вычислительной техники	2					[1 – 4]	Экспресс-опрос	
<b>2</b>	<b>Организация вычислительных систем</b>	<b>8</b>			<b>6</b>		<b>6</b>		
2.1	Архитектура системы команд	4					[1, 5]	Коллоквиум	
2.2	Функциональная организация фон-неймановской ВМ.	2			6		4	Защита лабораторной работы Контрольная работа № 1 по разделу 2.	
2.3	Организация шин	2					2	[1, 5]	Устный опрос
<b>3</b>	<b>Архитектура микроконтроллера МК51</b>	<b>24</b>			<b>22</b>				
3.1	Структурная схема МК51	4						[6, 7]	Устный опрос
3.2	Организация памяти	4			4			[6, 7]	Устный опрос
3.3	Система команд	4			4			[6, 7]	Защита лабораторных работ
3.4	Порты МК51	4			2			[6, 7]	Защита лабораторной работы
3.5	Блок таймеров/счетчиков	4			4			[6, 7]	Защита лабораторной работы
3.6	Система прерываний	2			4			[6, 7]	Коллоквиум

									Защита лабораторной работы
3.7	Последовательный порт	2			4			[6, 7]	Защита лабораторных работ Контрольная работа № 2 по разделу 3.
	<b>ИТОГО</b>	<b>34</b>			<b>28</b>			<b>6</b>	



## ИНФОРМАЦИОННО-МЕТОДИЧЕСКАЯ ЧАСТЬ

### Перечень основной литературы

1. Орлов, С. А. Организация ЭВМ и систем. Фундаментальный курс по архитектуре и структуре современных компьютерных средств : учебник для студ. вузов, обуч. по напр. "Информатика и вычислительная техника" / С. А. Орлов. - 4-е изд., доп. и перераб. - Санкт-Петербург [и др.] : Питер, 2018. - 687 с. - URL: <https://ibooks.ru/bookshelf/21994/reading>.
2. Буза, М. К. Архитектура компьютеров: учебник для студ. учреждений высш. образования по спец. "Информатика", "Прикладная информатика", "Прикладная математика" / М. К. Буза. - Минск: Вышэйшая школа, 2015. - 414 с.
3. Таненбаум, Э. Архитектура компьютера - 6-е изд. - Санкт-Петербург [и др.] : Питер, 2020. - 811 с. - URL: <https://ibooks.ru/bookshelf/361850/reading>.

### Перечень дополнительной литературы

4. Цифровая схемотехника и архитектура компьютера. Дополнение по архитектуре ARM = Digital Design and Computer Architecture / Дэвид М. Харрис, Сара Л. Харрис; [пер. с англ. А. А Слинкина ; науч. ред. Д. А. Косолюбов]. - Москва: ДМК Пресс, 2019. - 355 с.
5. Однокристалльные микроЭВМ. / А.В.Боборыкин, Г.П.Липовецкий, Г.В.Литвинский и др. - М.: МИКАП, 1994. - 400 с.
6. Микроконтроллеры семейства MCS-51. Теория и практика: учебно-методическое пособие / Е. В. Моисейкин. — Екатеринбург: Изд-во Урал. ун-та, 2017. - 144 с.
7. Структурная организация и архитектура компьютерных систем: Проектирование и производительность / Уильям Столлинкс; [Пер. с англ. и ред. В. Т. Тертышного]. - 5. изд. - М. [и др.]: Вильямс, 2002. - 892 с.
8. Архитектура ЭВМ и систем: учебник для студ. вузов, обуч. по спец. "Информационные системы" / В. Л. Бройдо, О. П. Ильина. - Санкт-Петербург [и др.]: Питер, 2006. - 718с.
9. Организация ЭВМ = Computer Organization / К.Хамахер, З.Вранешич, С.Заки; Пер. с англ. О.Здир. - 5-е изд. - СПб. и др.: Питер, 2003. - 845с.
10. Архитектура компьютера и проектирование компьютерных систем / Д. Паттерсон, Дж. Хеннесси; [пер. с англ. Н. Вильчинского]. - 4-е изд. - Санкт-Петербург [и др.]: Питер, 2012. - 777 с.
11. Компьютерная архитектура. Количественный подход / Джон Л. Хеннесси, Дэвид А. Паттерсон; пер. с англ. М. В. Таранчевой под ред. А. К. Кима. - Изд. 5-е. - Москва: Техносфера, 2016. - 935 с.

12. Встраиваемые системы автоматики и вычислительной техники. Микроконтроллеры / А. Е. Васильев. - Москва: Горячая линия - Телеком, 2019. - 590 с.
13. Структурная и функциональная организация ЭВМ: учеб.-метод. комплекс для студ. спец. 1-40 02 01 "Вычислительные машины, системы и сети" / С. В. Калинин ; М-во образования РБ, УО "Полоцкий гос. ун-т". - Новополоцк: ПГУ, 2008. - 284 с.
14. Путилин В. Н. Основы микропроцессорной техники / В. Н. Путилин, А. Я. Бельский. - Минск: БГУИР, 2017. - 281 с.
15. Борздов В. М. Основы микропроцессорной техники / В. М. Борздов, А. Н. Сетун. - Минск: БГУ, 2020. - 235 с.
16. Архитектура ЭВМ и вычислительных систем: учебник для студентов учреждений среднего профессионального образования, обучающихся по группе специальностей 09.00.00 "Информатика и вычислительная техника" / Н. В. Максимов, Т. Л. Партыка, И. И. Попов. - 5-е изд., перераб. и доп. - Москва: ФОРУМ: ИНФРА-М, 2020. - 510 с.
17. Новожилов, О. П. Архитектура ЭВМ и систем: учеб. пособие для бакалавров: учеб. пособие для студ. вузов, обуч. по напр. 230100 "Информатика и вычислительная техника" / О. П. Новожилов; Московский городской пед. ун-т. - Москва : Юрайт, 2015. - 527 с.
18. Параскевов, А. В. Микропроцессоры : учебник / А. В. Параскевов. - Вологда : Инфра-Инженерия, 2023. - 136 с. - ISBN 978-5-9729-1291-9. - Текст : электронный // Лань : электронно-библиотечная система. URL: <https://e.lanbook.com/book/347714>.

### **Перечень рекомендуемых средств диагностики и методика формирования итоговой отметки**

С целью текущего контроля знаний студентов предусматривается проведение устных опросов, экспресс-опросов, коллоквиума, контрольной работы и защиты лабораторных работ.

Формой текущей аттестации по дисциплине «Основы микропроцессорной техники» учебным планом предусмотрен зачет.

#### **Итоговая отметка формируется на основе:**

1. Правила проведения аттестации студентов, курсантов, слушателей при освоении содержания образовательных программ высшего образования (Постановление Министерства образования Республики Беларусь № 53 от 29.05.2012 г.).

2. Положения о рейтинговой системе оценки знаний обучающихся по учебной дисциплине в БГУ (Приказ ректора БГУ от 31.03.2020 № 189-ОД).

3. Критерии оценки результатов учебной деятельности, обучающихся в учреждениях высшего образования по десятибалльной шкале (Письмо Министерства образования Республики Беларусь от 28.05.2013 г. № 09-10/53-ПО).

При формировании итоговой отметки используется рейтинговая система оценки знаний студента, дающая возможность проследить и оценить динамику процесса достижения целей обучения. Рейтинговая система предусматривает использование весовых коэффициентов для текущего контроля знаний и текущей аттестации студентов по дисциплине.

Рекомендуемые весовые коэффициенты, определяющие вклад текущего контроля знаний в итоговую отметку:

- устный и экспресс-опросы – 10 %;
- защита лабораторных работ – 70 %;
- коллоквиум – 10 %;
- контрольные работы – 10 %.

Итоговая отметка по дисциплине рассчитывается на основе отметки текущей успеваемости (рейтинговой системы оценки знаний) и отметки на зачете с учетом их весовых коэффициентов. Рекомендуемый вес отметки по текущей успеваемости составляет 30 %, отметки на зачете – 70 %.

### **Примерный перечень заданий для управляемой самостоятельной работы студентов**

**Раздел 2.** Организация вычислительных систем

**Тема 2.2.** Функциональная организация фон-неймановской ВМ (4 ч.)

Задание. Разбить команду с на последовательность микроопераций.

**Форма контроля** – защита лабораторной работы.

**Тема 2.3.** Организация шин (2 ч.)

Задание. Проведите анализ внутренних шин данных и адреса современных процессоров.

**Форма контроля** – устный опрос.

### **Примерная тематика контрольных работ**

- Контрольная работа № 1. «Цикл команды МК51»: Разбейте выполнение команды микроконтроллера МК51 на микрооперации.
- Контрольная работа № 2 «Система прерываний МК51»: реализуйте программу с заданным функционалом с использованием внешних устройств и прерываний.

### **Примерная тематика лабораторных работ**

1. Цикл команды микроконтроллера МК51
2. Арифметические операции над многобайтовыми операндами
3. Битовый процессор МК 51

4. Условные переходы
5. Передача данных через УАПП
6. Прием данных через УАПП
7. Работа с подключенными к МК51 внешней клавиатурой
8. Работа с подключенными к МК51 внешним ЦАП

### **Описание инновационных подходов и методов к преподаванию учебной дисциплины**

При организации образовательного процесса используется *эвристический подход*, который предполагает:

- осуществление студентами лично-значимых открытий окружающего мира;
- демонстрацию многообразия решений большинства профессиональных задач и жизненных проблем;
- творческую самореализацию обучающихся в процессе создания образовательных продуктов;
- индивидуализацию обучения через возможность самостоятельно ставить цели, осуществлять рефлексию собственной образовательной деятельности.

Наиболее эффективной предполагается следующая форма реализации эвристического подхода: решение сложных задач разбиваются на этапы, после чего обучаемые подводятся к самостоятельному определению действий на этапах.

При организации образовательного процесса используется также *практико-ориентированный подход*, который предполагает:

- освоение содержания образования через решение практических задач;
- приобретение навыков эффективного выполнения разных видов профессиональной деятельности;
- ориентацию на генерирование идей, реализацию групповых студенческих проектов, развитие предпринимательской культуры;
- использованию процедур, способов оценивания, фиксирующих сформированность профессиональных компетенций.

### **Методические рекомендации по организации самостоятельной работы обучающихся**

При изучении учебной дисциплины рекомендуется использовать следующие формы самостоятельной работы:

- поиск (подбор) и обзор литературы и электронных источников по индивидуально заданной теме дисциплины;
- выполнение домашнего задания;

- проведение научно-исследовательских работ для выполнения практических заданий;
- подготовка к участию в научных и научно-практических конференциях и конкурсах.

### **Примерный перечень вопросов к зачету**

1. Структурная схема МК51.
2. Порты МК51.
3. Блок таймеров/счетчиков МК51.
4. Система прерываний МК51.
5. Обработка внешних прерываний
6. Обработка прерываний от таймера
7. Последовательный порт МК51.
8. Обработка прерываний от последовательного порта
9. Организация памяти МК51.
10. Банки регистров в МК51
11. Стек МК51
12. Система команд МК51.
13. Команды условного перехода в МК51
14. Арифметические команды МК51
15. Битовые команды МК51
16. Форматы команд и способы адресации операндов.
17. Фон-неймановская ВС: функциональная схема.
18. Цикл выполнения команды с различными типами адресации.
19. Организация шин в ВС: типы шин, аспекты физической реализации шин.
20. Выделенные и мультиплексируемые шины.
21. Арбитраж шин.
22. Синхронный и асинхронный протоколы шины.
23. Иерархия запоминающих устройств. Блочная организация памяти.
24. Устройство управления в ВС. Микропрограммный автомат: с жесткой и программируемой логикой.

## ПРОТОКОЛ СОГЛАСОВАНИЯ УЧЕБНОЙ ПРОГРАММЫ УВО

Название учебной дисциплины, с которой требуется согласование	Название кафедры	Предложения об изменениях в содержании учебной программы учреждения высшего образования по учебной дисциплине	Решение, принятое кафедрой, разработавшей учебную программу (с указанием даты и номера протокола)
Системотехника аппаратно-программных систем	Кафедра математической кибернетики	Нет	Оставить учебную программу без изменений (протокол № 4 от 24.11.2023).

**ДОПОЛНЕНИЯ И ИЗМЕНЕНИЯ К УЧЕБНОЙ ПРОГРАММЕ**  
на \_\_\_\_/\_\_\_\_ учебный год

№№ ПП	Дополнения и изменения	Основание

Учебная программа пересмотрена и одобрена на заседании кафедры математической кибернетики (протокол № \_\_\_\_ от \_\_\_\_\_ 20\_\_ г.)

Заведующий кафедрой  
доктор физ.-мат. наук, профессор

А.Л. Гладков

УТВЕРЖДАЮ  
Декан факультета  
доктор физ.-мат. наук, доцент

С.М. Босяков